Примеры реализации алгоритмов и решения задач на GPU

Храмченков Э.М. Казанский федеральный университет



* Для эффективного использования GPU необходимы оптимизированные под них параллельные алгоритмы

- * Для эффективного использования GPU необходимы оптимизированные под них параллельные алгоритмы
- * Для некоторых задач параллельная реализация очевидна, для других или невозможна или затруднительна

- * Для эффективного использования GPU необходимы оптимизированные под них параллельные алгоритмы
- * Для некоторых задач параллельная реализация очевидна, для других или невозможна или затруднительна
- * Пример **вычисление суммы элементов** массива (редукция относительно сложения):
 - * Тривиальная реализация на CPU
 - * Параллельная редукция -?

- * Для эффективного использования GPU необходимы оптимизированные под них параллельные алгоритмы
- * Для некоторых задач параллельная реализация очевидна, для других или невозможна или затруднительна
- * Пример **вычисление суммы элементов** массива (редукция относительно сложения):

- * Для эффективного использования GPU необходимы оптимизированные под них параллельные алгоритмы
- * Для некоторых задач параллельная реализация очевидна, для других или невозможна или затруднительна
- * Пример **вычисление суммы элементов** массива (редукция относительно сложения):
 - * Тривиальная реализация на CPU

- * Для эффективного использования GPU необходимы оптимизированные под них параллельные алгоритмы
- * Для некоторых задач параллельная реализация очевидна, для других или невозможна или затруднительна
- * Пример **вычисление суммы элементов** массива (редукция относительно сложения):
 - * Тривиальная реализация на CPU
 - * Параллельная редукция -?

* Параллелизация методом «разделяй и властвуй»:

- * Параллелизация методом «разделяй и властвуй»:
 - * Массив заносится в разделяемую память

- * Параллелизация методом «разделяй и властвуй»:
 - * Массив заносится в разделяемую память
 - * Разделим исходный массив на части

- * Параллелизация методом «разделяй и властвуй»:
 - * Массив заносится в разделяемую память
 - * Разделим исходный массив на части
 - * Каждая **часть** соответствует **одному блоку** сетки блоков

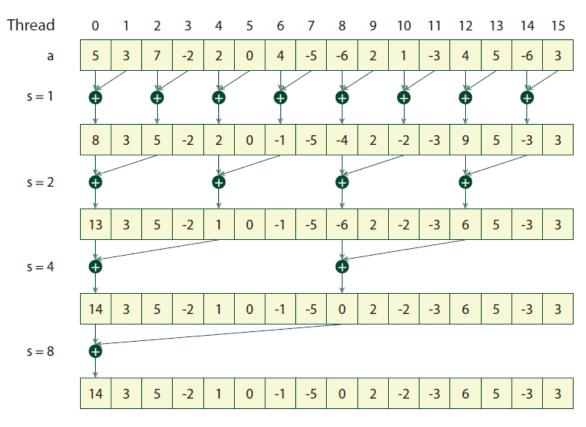
- * Параллелизация методом «разделяй и властвуй»:
 - * Массив заносится в разделяемую память
 - * Разделим исходный массив на части
 - * Каждая **часть** соответствует **одному блоку** сетки блоков
 - * Внутри блока по отдельным **потокам** делим на **пары элементов**, потом на пары из их частичных сумм и т.д.

- * Параллелизация методом «разделяй и властвуй»:
 - * Массив заносится в разделяемую память
 - * Разделим исходный массив на части
 - * Каждая **часть** соответствует **одному блоку** сетки блоков
 - * Внутри блока по отдельным **потокам** делим на **пары элементов**, потом на пары из их частичных сумм и т.д.
 - * На каждом шаге суммирования число элементов уменьшается вдвое



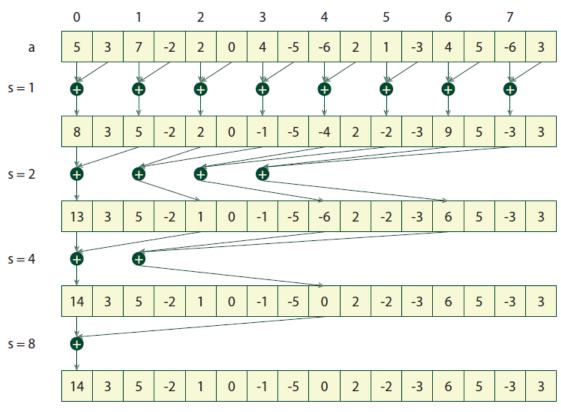
reduce_1cpp

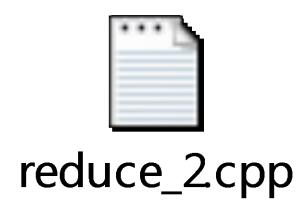
Схема редукции



- * **Недостаток большое** количество **итераций** по s с **ветвлением**
- * % медленный оператор
- * Избыточные вычисления можно исключить, перераспределив данные и операции

Схема редукции 2.0





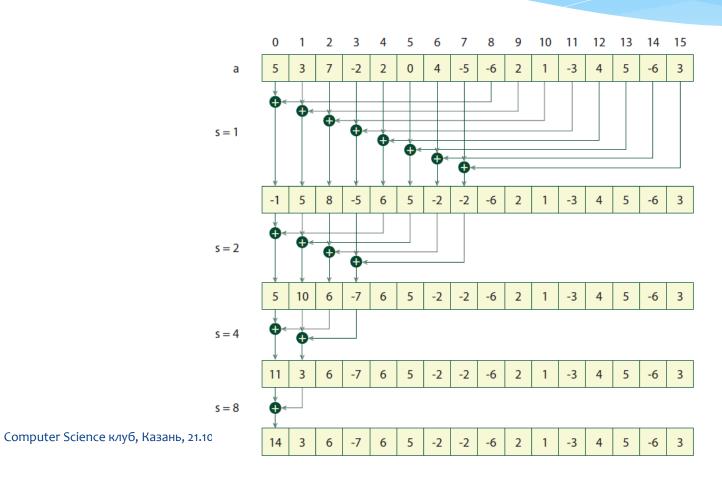
* Недостаток – при такой реализации будут конфликты доступа к разделяемой памяти из за особенностей архитектуры

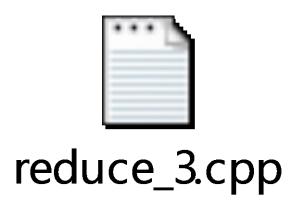
- * Недостаток при такой реализации будут конфликты доступа к разделяемой памяти из за особенностей архитектуры
- * Можно избавиться от конфликтов **изменив порядок**

- * Недостаток при такой реализации будут конфликты доступа к разделяемой памяти из за особенностей архитектуры
- * Можно избавиться от конфликтов **изменив порядок**
- * В предыдущих версиях суммирование **начиналось с соседних элементов** и **расстояние** увеличивалось **вдвое**

- * Недостаток при такой реализации будут конфликты доступа к разделяемой памяти из за особенностей архитектуры
- * Можно избавиться от конфликтов **изменив порядок**
- * В предыдущих версиях суммирование **начиналось с соседних элементов** и **расстояние** увеличивалось **вдвое**
- * Начнем **суммирование** с наиболее **удаленных** (на dimBlock.x/2) и будем **уменьшать расстояние**

Схема редукции 3.0





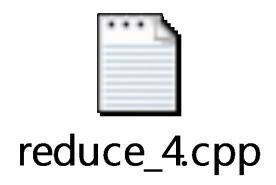
* **Недостаток** – на первом шаге цикла будет **загружена половина потоков** блока

- * **Недостаток** на первом шаге цикла будет **загружена половина потоков** блока
- * Потоки можно **загрузить полностью**:

- * **Недостаток** на первом шаге цикла будет загружена половина потоков блока
- * Потоки можно загрузить полностью:
 - * Уменьшим вдвое число блоков

- * **Недостаток** на первом шаге цикла будет загружена половина потоков блока
- * Потоки можно загрузить полностью:
 - * Уменьшим вдвое число блоков
 - * В каждом **блоке** обрабатываем **вдвое больше элементов**

- * **Недостаток** на первом шаге цикла будет загружена половина потоков блока
- * Потоки можно загрузить полностью:
 - * Уменьшим вдвое число блоков
 - * В каждом **блоке** обрабатываем **вдвое больше элементов**
- * Суммирование первых пар будем проводить одновременно с записью в разделяемую память



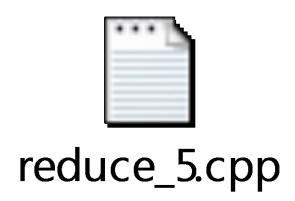
* В каждом варпе 32 потока

- * В каждом варпе 32 потока
- * При **s≤32** в каждом **блоке** останется по **1 варпу**

- * В каждом **варпе 32** потока
- * При s≤32 в каждом блоке останется по 1 варпу
- * Все потоки варпа синхронны для этой части цикла можно убрать синхронизацию и проверки

- * В каждом **варпе 32** потока
- * При s≤32 в каждом блоке останется по 1 варпу
- * Все потоки варпа синхронны для этой части цикла можно убрать синхронизацию и проверки
- * Запись нескольких итераций подряд в отсутствии синхронизации компилятор полагает, что между 2 последовательными чтениями значение элемента массива не изменяется

- * В каждом **варпе 32** потока
- * При s≤32 в каждом блоке останется по 1 варпу
- * Все потоки варпа синхронны для этой части цикла можно убрать синхронизацию и проверки
- * Запись нескольких итераций подряд в отсутствии синхронизации компилятор полагает, что между 2 последовательными чтениями значение элемента массива не изменяется
- * В данном случае **это не так** указываем **volatile**



Tect Nvidia Tesla С2070 16 млн. элементов

Алгоритм	Время работы, мс
Reduce serial	6,92
Reduce_1	5,28
Reduce_2	2,52
Reduce_3	1,88
Reduce_4	0,99
Reduce_5	0,65
OpenMP reduction (Xeon 5620)	2,34

Computer Science клуб, Казань, 21.10-23.10, 2015 г.

* Редукция – элементарный алгоритм, но много подводных камней при параллелизации

- * Редукция элементарный алгоритм, но много подводных камней при параллелизации
- * Неочевидные **нюансы** могут существенно **влиять** на **производительность**

- * Редукция элементарный алгоритм, но много подводных камней при параллелизации
- * Неочевидные **нюансы** могут существенно **влиять** на **производительность**
- * Важно не стоит изобретать велосипед

- * Редукция элементарный алгоритм, но много подводных камней при параллелизации
- * Неочевидные **нюансы** могут существенно **влиять** на **производительность**
- * Важно не стоит изобретать велосипед
- * Многие эффективные алгоритмы для GPU уже созданы use Google, Luke

- * Редукция элементарный алгоритм, но много подводных камней при параллелизации
- * Неочевидные **нюансы** могут существенно **влиять** на **производительность**
- * Важно не стоит изобретать велосипед
- * Многие эффективные алгоритмы для GPU уже созданы use Google, Luke
- * Для многих **прикладных задач** разработаны очень **быстрые библиотеки** для расчетов на **GPU**

CUBLAS

- Реализует программный интерфейс BLAS на CUDA для одного GPU
- Используется для плотных матриц
- * Алгоритм использования:
 - * Инициализировать дескриптор CUBLAS функцией cublasCreate
 - * Выделить необходимую память на GPU, загрузить данные
 - * Вызвать необходимые функции CUBLAS
 - * Выгрузить результаты вычислений из GPU на хост
 - * Освободить дескриптор CUBLAS функцией cublasDestroy

CUBLAS



gemm.cpp

CUSPARSE

- * Реализует основные **операции** линейной алгебры для **разреженных векторов и матриц**
- * Поддерживаемые форматы хранения:
 - * Плотный
 - * Координатный
 - * Строчный разреженный (CSR)
 - * Столбцовый разреженный (CSC)
- * Есть операции csrsv_analysis и csrsv_solve для анализа и решения треугольной разреженной системы СЛАУ (матрица в CSR формате!)

CUFFT

- * Прямое и обратное быстрое преобразование Фурье
- * одно-, двух- и трехмерные вещественные и комплексные преобразования
- * одинарная и двойная точность
- * одномерное преобразование до 128 млн. элементов одинарной точности и до 64 млн. элементов двойной точности (ограничено памятью GPU)

CURAND

- * Библиотека генераторов **квази** и **псевдослучайных чисел**
- * Библиотека CURAND имеет два интерфейса: для хоста (curand.h) и для GPU-ядер (curand kernel.h)
- * В **первом** интерфейсе **вызов функций** идет с **хоста**, **числа** могут генериться как на **хосте**, так и на **GPU**
- * Второй интерфейс позволяет генерить случайные числа непосредственно в CUDA ядрах

Thrust

- * Библиотека параллельных GPU алгоритмов обработки данных представимых в виде вектора
- * Интерфейс **аналогичен STL**
- * Быстрая реализация вычислительных алгоритмов в простой и читаемой форме (в отличии от чистой CUDA)
- * Эффективная реализацию некоторых алгоритмов (scan, sort, reduce)

Thrust

- * Высокий уровень абстракции скрывает низкоуровневую реализацию
- * **Не дает** возможности управлять **памятью**, **синхронизацией** потоков и т.д.
- * Дает скорость и надежность разработки приложений с поддержкой GPU
- * **Входит** в состав **CUDA Toolkit** с версии 4.0, может устанавливаться отдельно
- * Библиотека в виде заголовочных файлов

Thrust: сложение векторов



Thrust

- device_vector аналог vector из STL
- * Выделение памяти на GPU происходит при объявлении векторов
- * thrust::plus<float> библиотечный функтор операции сложения с параметром типа
- * Память освобождается автоматически при выходе за область видимости
- * Собирается как **обычное CUDA приложение**

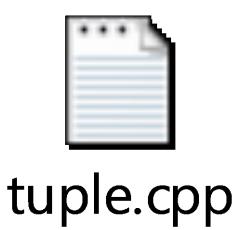
Трансформации в Thrust

Унарная	X[i] = f(A[i])
Бинарная	X[i] = f(A[i],B[i])
Тернарная	X[i] = f(A[i],B[i],C[i])
Общего вида	$X[i] = f(A[i],B[i],C[i],\ldots)$

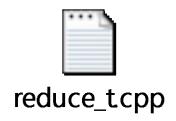
Трансформации в Thrust

- * Трансформацию можно обобщить для различного числа последовательностей с помощью кортежей (tuples)
- * zip_iterator объединяет n входных последовательностей в n-местные кортежи
- * За счет этого thrust::transform можно представить как унарное преобразование над кортежем

Трансформации в Thrust



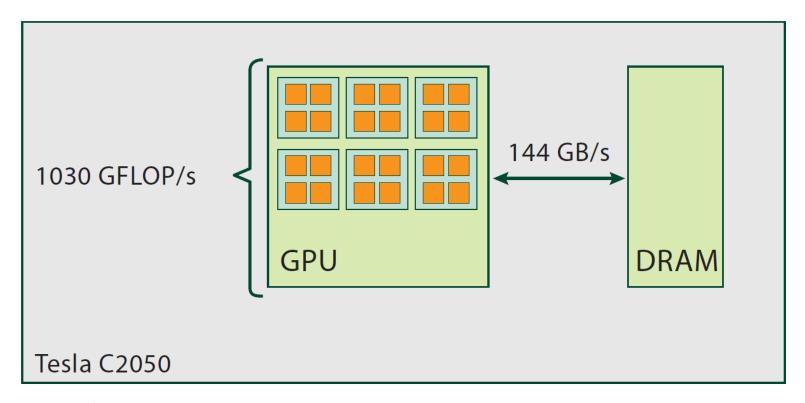
Редукция в Thrust



Производительность Thrust

- * Обратная сторона удобства невозможность использования элементов программирования СUDA-ядер
- * Производительность вычислений зависит от параметров самой библиотеки
- * Следует верно оценивать соотношение производительности и скорости обмена данными computational intensity

Computational intensity



$$\nabla \cdot \vec{\mathbf{u}} = 0,$$

$$\rho \left[\frac{\partial \mathbf{u}}{\partial t} + \mathbf{u} \cdot \nabla \mathbf{u} \right] = -\nabla T + \frac{1}{Re} \nabla^2 \mathbf{u},$$

$$\rho \left[\frac{\partial T}{\partial t} + \mathbf{u} \cdot \nabla T \right] = \frac{1}{Re \cdot Pr} \Delta T + \frac{\gamma - 1}{\gamma \cdot Re} \Phi,$$

$$p = \rho RT,$$

$$\Phi = \Phi_x + \Phi_y + \Phi_z$$

$$\Phi_{x} = 2\left(\frac{\partial u}{\partial x}\right)^{2} + \left(\frac{\partial v}{\partial x}\right)^{2} + \left(\frac{\partial w}{\partial x}\right)^{2} + \frac{\partial u}{\partial y}\frac{\partial v}{\partial x} + \frac{\partial u}{\partial z}\frac{\partial w}{\partial x},$$

$$\Phi_{y} = \left(\frac{\partial u}{\partial y}\right)^{2} + 2\left(\frac{\partial v}{\partial y}\right)^{2} + \left(\frac{\partial w}{\partial y}\right)^{2} + \frac{\partial v}{\partial x}\frac{\partial u}{\partial y} + \frac{\partial v}{\partial z}\frac{\partial w}{\partial y},$$

$$\Phi_{z} = \left(\frac{\partial u}{\partial z}\right)^{2} + \left(\frac{\partial v}{\partial z}\right)^{2} + 2\left(\frac{\partial w}{\partial z}\right)^{2} + \frac{\partial w}{\partial x}\frac{\partial u}{\partial z} + \frac{\partial w}{\partial y}\frac{\partial v}{\partial z}.$$

* Идеальный газ

- * Идеальный газ
- * Метод покоординатного расщепления:

- * Идеальный газ
- Метод покоординатного расщепления:
 - * Уравнения расщепляются по уравнению вдоль каждой из координат

- Идеальный газ
- * Метод покоординатного расщепления:
 - * Уравнения расщепляются по уравнению вдоль каждой из координат
 - * Производные по соответствующему направлению неявно, остальные считаются постоянными

- Идеальный газ
- * Метод покоординатного расщепления:
 - * Уравнения расщепляются по уравнению вдоль каждой из координат
 - * Производные по соответствующему направлению неявно, остальные считаются постоянными
 - * Конечно-разностная схема

- Идеальный газ
- * Метод покоординатного расщепления:
 - * Уравнения расщепляются по уравнению вдоль каждой из координат
 - * Производные по соответствующему направлению неявно, остальные считаются постоянными
 - * Конечно-разностная схема
- * Нелинейная система нужны итерации

$$\frac{\partial u}{\partial t} + u \frac{\partial u}{\partial x} + v \frac{\partial u}{\partial y} + w \frac{\partial u}{\partial z} = -\frac{\partial T}{\partial x} + \frac{1}{Re} (\frac{\partial^2 u}{\partial x^2} + \frac{\partial^2 u}{\partial y^2} + \frac{\partial^2 u}{\partial z^2})$$

$$\frac{\partial u}{\partial t} + u \frac{\partial u}{\partial x} = -\frac{\partial T}{\partial x} + \frac{1}{Re} \frac{\partial^2 u}{\partial x^2},$$

$$\frac{\partial u}{\partial t} + v \frac{\partial u}{\partial y} = \frac{1}{Re} \frac{\partial^2 u}{\partial y^2},$$

$$\frac{\partial u}{\partial t} + w \frac{\partial u}{\partial z} = \frac{1}{Re} \frac{\partial^2 u}{\partial z^2}.$$

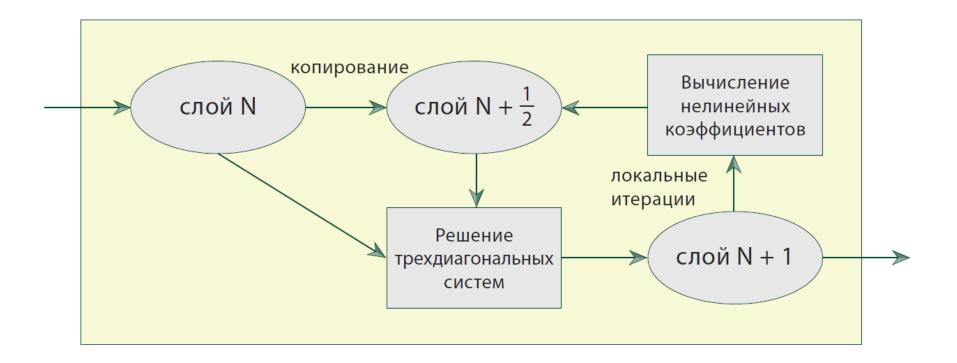
* Глобальные итерации – для целого временного шага всей системы

- * Глобальные итерации для целого временного шага всей системы
- * Невязка в уравнении неразрывности не должна превышать заданную

- * Глобальные итерации для целого временного шага всей системы
- Невязка в уравнении неразрывности не должна превышать заданную
- Локальные итерации для каждого дробного шага по направлению

- * Глобальные итерации для целого временного шага всей системы
- * Невязка в уравнении неразрывности не должна превышать заданную
- Локальные итерации для каждого дробного шага по направлению
- * Основное вычислительное ядро решатель 3-х диагональных систем





* Для решения используется CUDA-прогонка

- * Для решения используется CUDA-прогонка
- * Задействован один GPU

- * Для решения используется CUDA-прогонка
- * Задействован один GPU
- * Каждый поток решает ровно одну трехдиагональную систему

- * Для решения используется CUDA-прогонка
- * Задействован один GPU
- * Каждый поток решает ровно одну трехдиагональную систему
- * Количество систем должно быть велико, чтобы нагрузить систему

- * Для решения используется CUDA-прогонка
- * Задействован один GPU
- * Каждый поток решает ровно одну трехдиагональную систему
- * Количество систем должно быть велико, чтобы нагрузить систему
- * «Наивная» реализации прогонки как на CPU

```
__device__ void solve_tridiagonal( FTYPE *a, FTYPE *b, FTYPE *c, FTYPE *d, FTYPE *x, int num, int id, int num_seg, int max_n )

{
    get(c,num-1) = 0.0;
    get(c,0) = get(c,0) / get(b,0);
    get(d,0) = get(d,0) / get(b,0);
    // прямой ход прогонки
    for (int i = 1; i < num; i++)
    {
        get(c,i) = get(c,i) / (get(b,i) - get(a,i) * get(c,i-1));
        get(d,i) = (get(d,i) - get(d,i-1) * get(a,i)) / (get(b,i) - get(a,i) * get(c,i-1));
    }
    get(x,num-1) = get(d,num-1);
    // обратный ход прогонки
    for (int i = num-2; i >= 0; i--)
        get(x,i) = get(d,i) - get(c,i) * get(x,i+1);
}
```

* Прогонки вдоль Z приводят к необъединенным запросам в память

- * Прогонки вдоль Z приводят к необъединенным запросам в память
- * Прогонки по X и Y соседние нити читают последовательные данные coalesced

- * Прогонки вдоль Z приводят к необъединенным запросам в память
- * Прогонки по X и Y соседние нити читают последовательные данные coalesced
- * Оптимизация прогонок по Z входной массив транспонируется, а потом запускается прогонка по Y

- * Прогонки вдоль Z приводят к необъединенным запросам в память
- * Прогонки по X и Y соседние нити читают последовательные данные coalesced
- * Оптимизация прогонок по Z входной массив транспонируется, а потом запускается прогонка по Y
- * Нужен эффективный алгоритм транспонирования

точность	одинарная			двойная		
ядро	оригинал	с трансп.	ускорение	оригинал	с трансп.	ускорение
X dir	523	528	1.0x	717	709	1.0x
Y dir	525	531	1.0x	694	686	1.0x
Z dir	1681	533	2.4x	1901	693	2.7x
трансп.		164			190	
всего	2729	1756	1.6x	3312	2278	1.5x

направление	СРИ (4 ядра)	Tesla C1060	Tesla C2050	Tesla C2050 vs CPU
X	1.55	5.61	17.73	11.4x
Y	2.17	5.36	18.11	8.3x
Z	2.34	5.64	18.12	7.8x
все	1.96	5.30	16.09	8.2x

- * Тестовая задача течение внутри прямоугольного канала
- * Показатель количество решенных систем в секунду
- * Реализация на CPU OpenMP, задействованы 4 ядра, Intel Core i7 2.8 GHz
- * Размер сетки 448×448
- * Размер подобран для того, чтобы задействовать все CUDA-ядра одного GPU класса Tesla C2050/2070

* Профилирование своего приложения – определение узких мест и потенциала оптимизаций

- * Профилирование своего приложения определение узких мест и потенциала оптимизаций
- * Чем дальше в лес тем злее дятлы более глубокая оптимизация требует лучшего знания и понимания

- * Профилирование своего приложения определение узких мест и потенциала оптимизаций
- * Чем дальше в лес тем злее дятлы более глубокая оптимизация требует лучшего знания и понимания
- * Использование нескольких GPU на одном узле

- * Профилирование своего приложения определение узких мест и потенциала оптимизаций
- * Чем дальше в лес тем злее дятлы более глубокая оптимизация требует лучшего знания и понимания
- * Использование нескольких GPU на одном узле
- * Использование гетерогенных кластеров несколько узлов, в каждом по несколько GPU

Спасибо

